

### Esercizio 3

Progettare il Sottosistema di Calcolo (SCA) di un processore RISC, con organizzazione pipeline, con il minor numero di stadi, atto a supportare l'esecuzione delle seguenti istruzioni:

<i>sintassi</i>	<i>semantica</i>
sub \$regdest, \$regsorg1, \$regsorg2	(\$regdest = \$regsorg1 - \$regsorg2)
add \$regdest, \$regsorg1, \$regsorg2	(\$regdest = \$regsorg1 + \$regsorg2)
subi \$regdest, \$regsorg, dato	(\$regdest = \$regsorg - dato)
addi \$regdest, \$regsorg, dato	(\$regdest = \$regsorg + dato)
load \$regdest, indirizzo	(\$regdest = MEM[PC+indirizzo])
store \$regsorg, indirizzo	(MEM[PC+4+indirizzo]=\$regsorg)

Descrivere il formato delle istruzioni ipotizzando che siano visibili 128 registri, che non ci siano altre istruzioni e che il numero di bit a disposizione per l'istruzione sia 64.

### Esercizio 4

Modificare l'architettura dell'esercizio precedente per evitare tutti i possibili conflitti.



